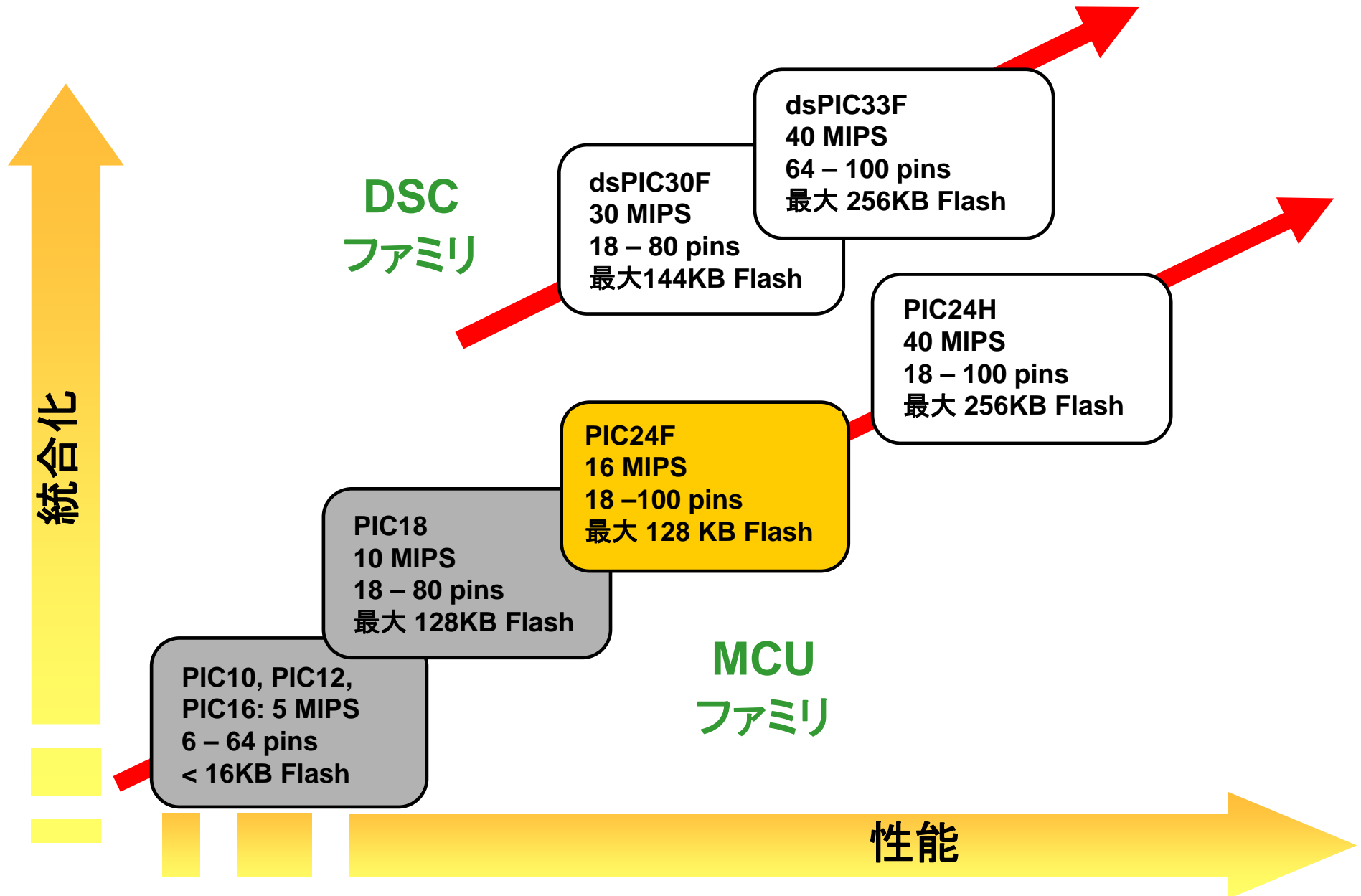
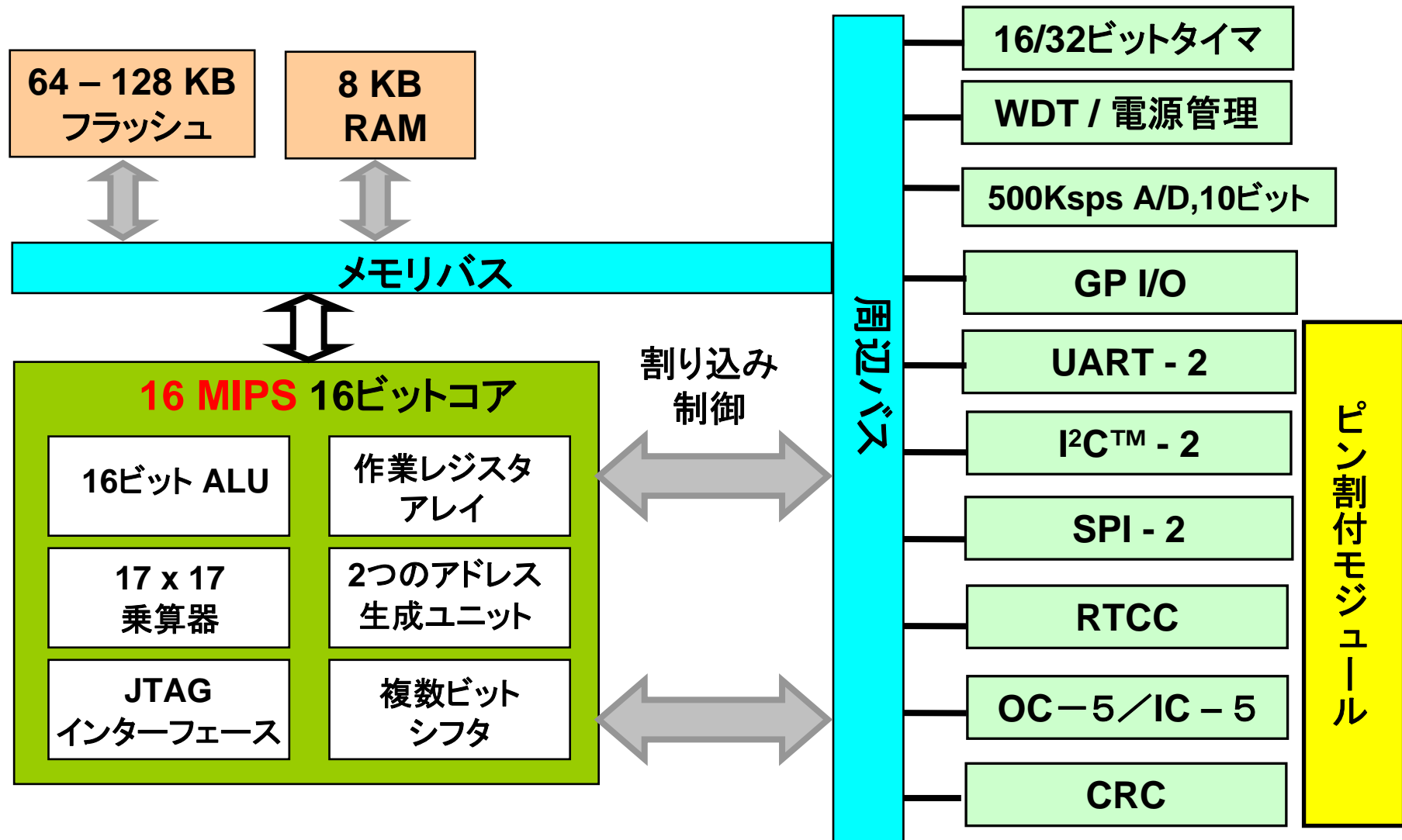


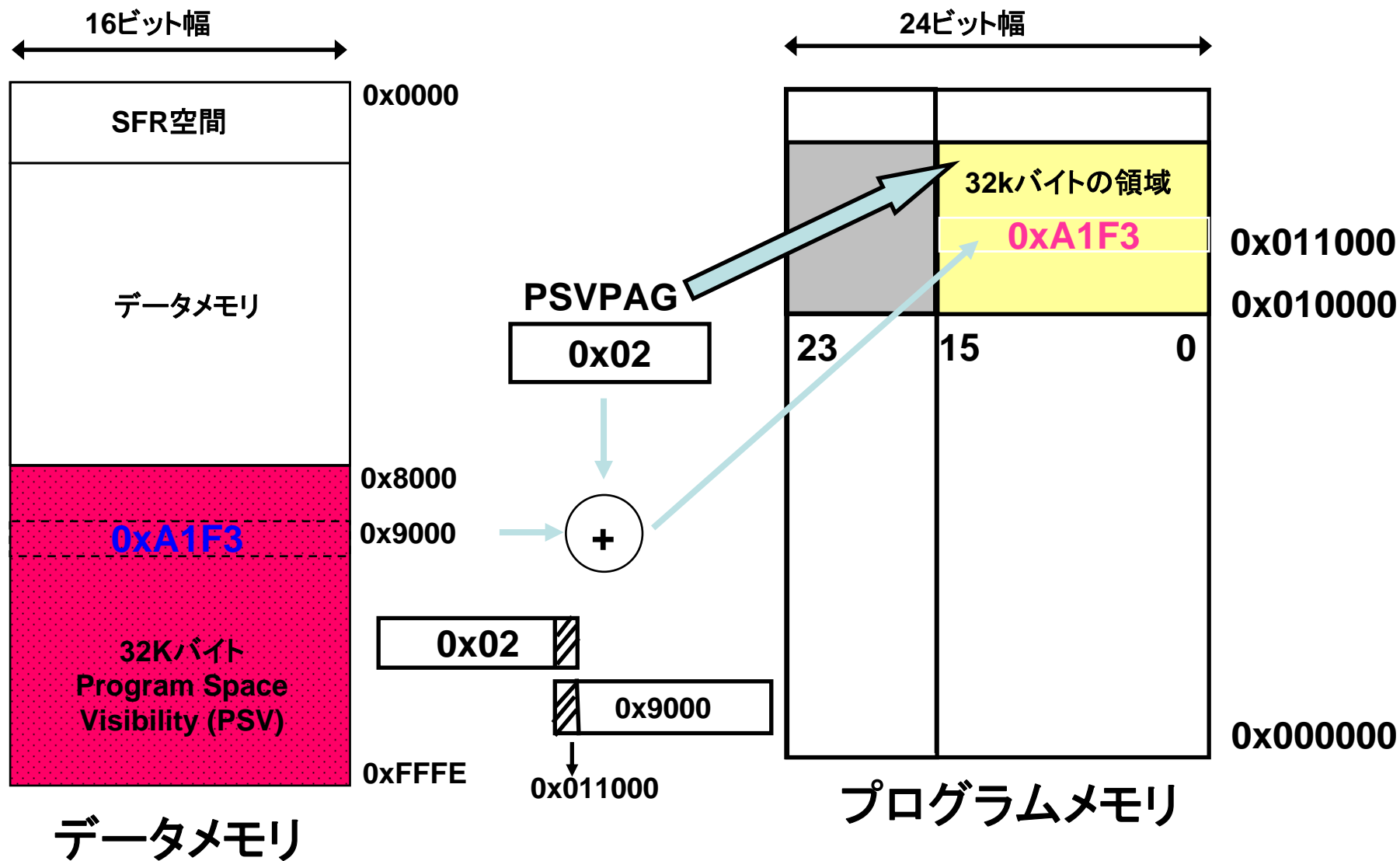
# 16ビットPICの位置づけ



# PIC24F ファミリ ブロック図

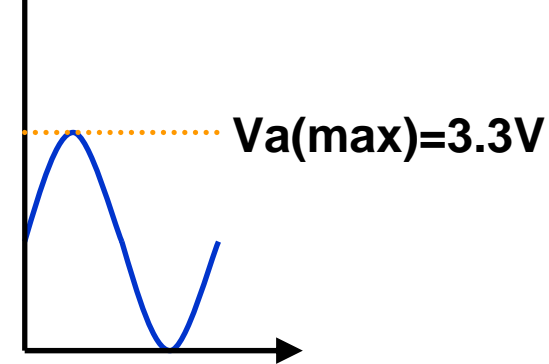


# PSVによるデータメモリマップ



# PIC24 I/O 電圧レベル

アナログ信号

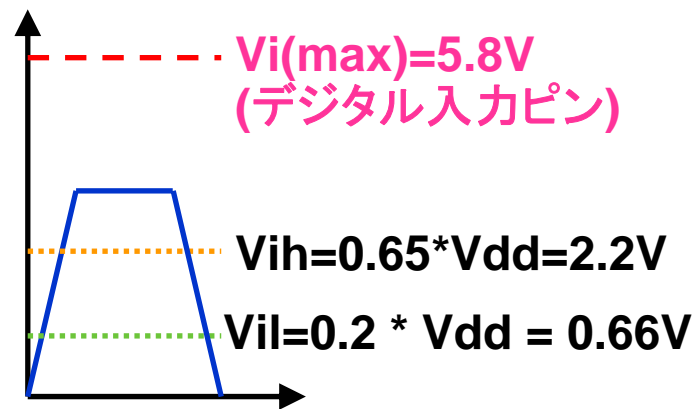


**VDD=3.3V**



出力は  
オープンドレインに

5V許容デジタル入力



出力信号

