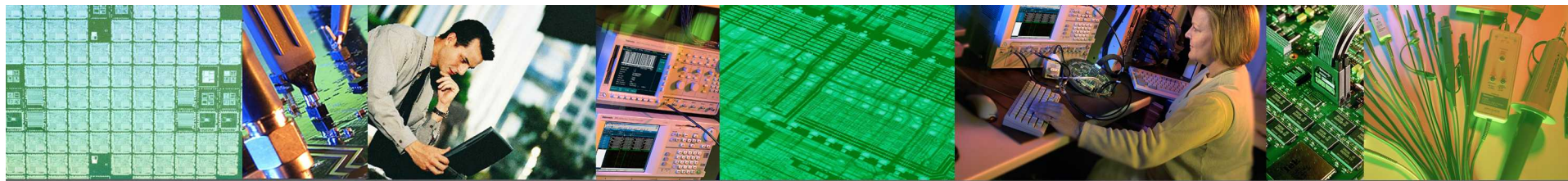


PCI Expressの物理層測定について

日本テクトロニクス株式会社

畑山 仁

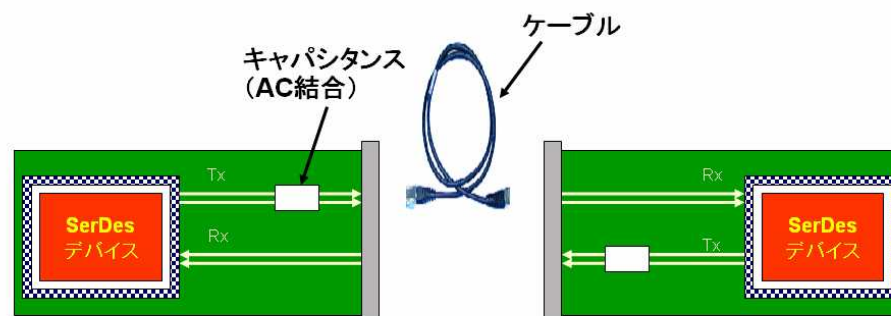
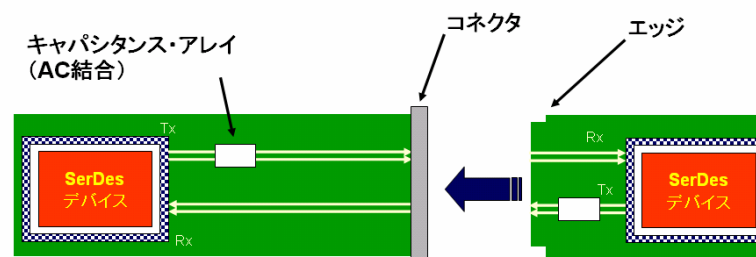
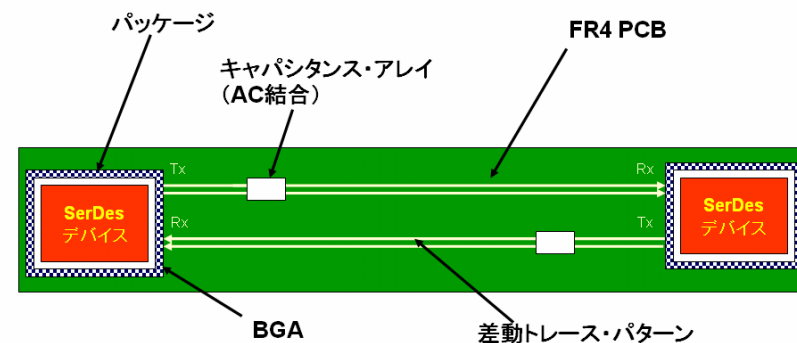


www.tektronix.co.jp

PCI Expressのインタコネクト

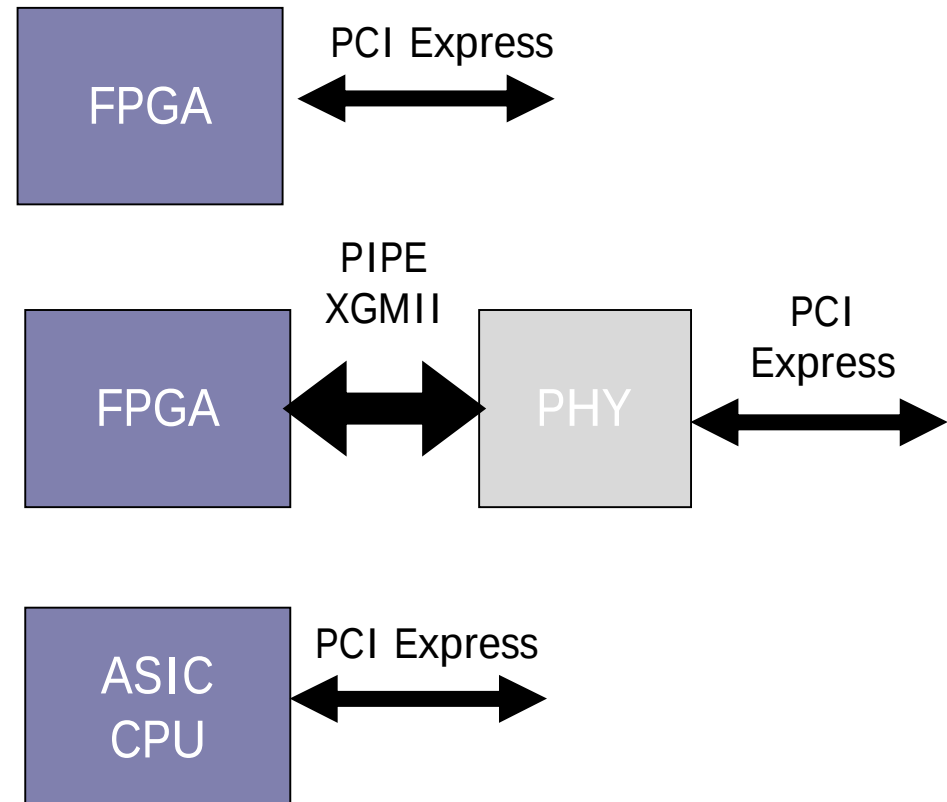
▶ 3種類に分類

1. コネクタなし
2. コネクタあり(1～2個)
3. ケーブル接続



実現方法

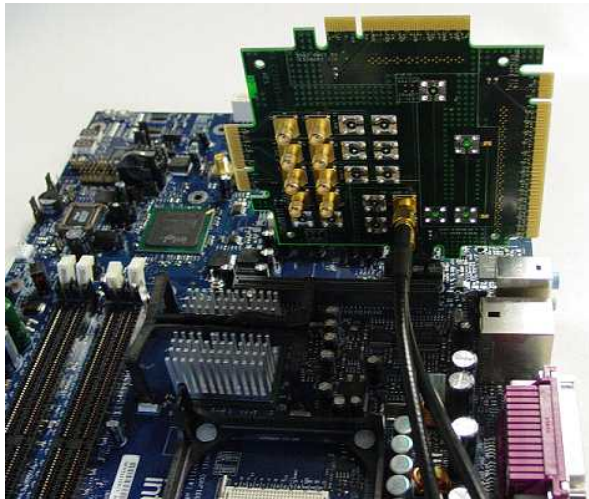
1. 高速トランシーバ内蔵のFPGA
 - 1チップですべて実現
2. FPGA + PHYチップ
 - FPGAはMACまで
 - PHYチップで完全に規格準拠
3. ASIC、CPU



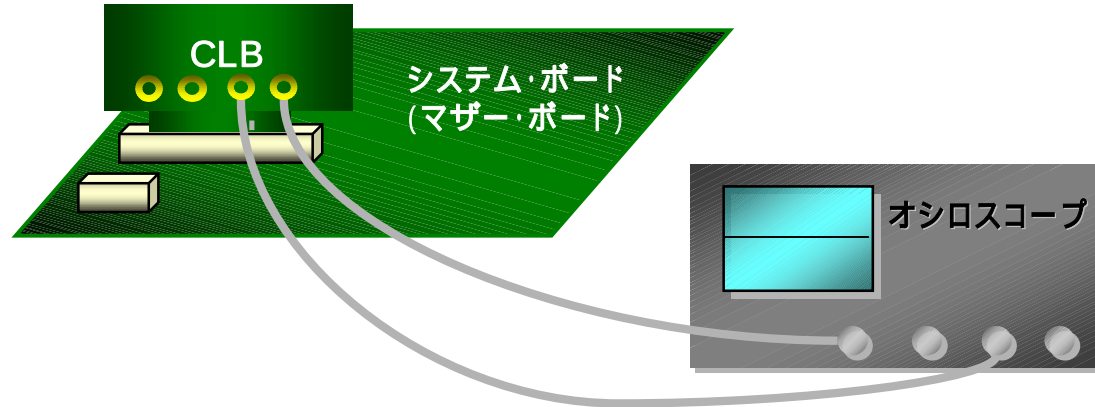
2006年1月号特集記事「PCI Expressアドイン・カード開発事例(仮)」をご参照ください

MAC : Media Access Controller
PIPE : PHY Interface for the PCI Express
XGMII : 10Gigabit Media Independent Interface

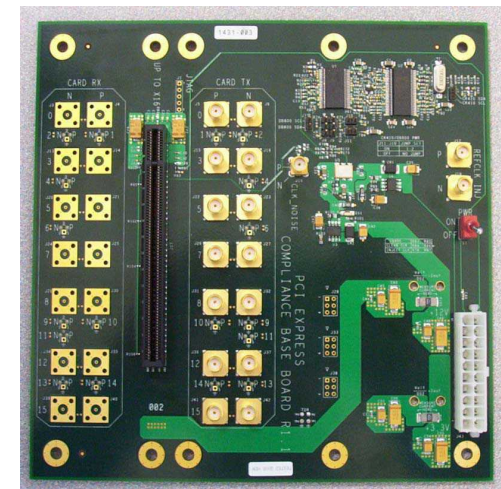
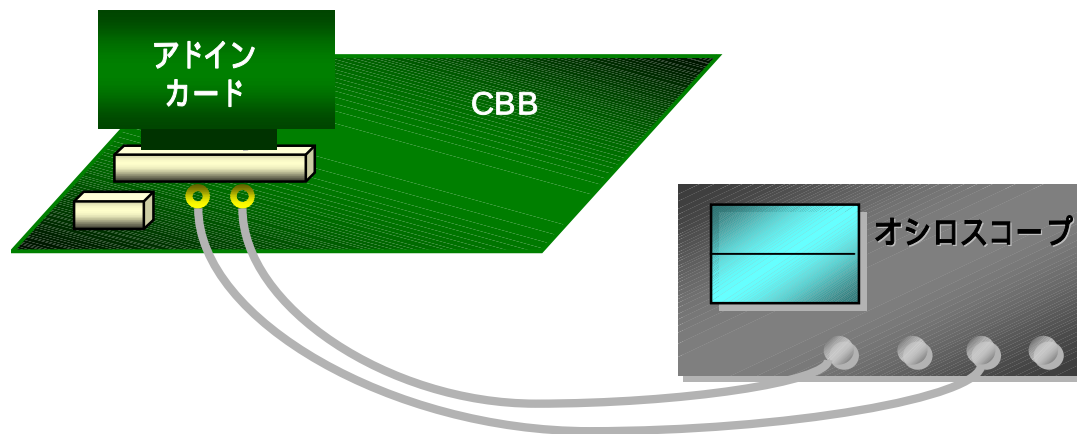
テスト・フィクスチャの使用法



CLB (Compliance Load Board)



CBB (Compliance Base Board)



オシロスコープ入力で50Ω終端

測定風景

