

CycloneV搭載で入門ボードDE0の設計資産がほぼそのまま移行できる Altera社製FPGA搭載の新入門ボードDE0-CV登場！

長船 俊 Shun Osafune

DE0-CVはTerasic社の教育・学習用のボードであるDEシリーズの新製品です。これまでは使いやすく入手性のよいボードとしてDE0が人気でした。しかし、搭載されているFPGAがQuartus II 14.0 WebEditionからサポート外になってしまい、ツールのOS対応という点で新たに使うのが難しくなっています。DE0-CVは新しい世代の入門ボードとして、DE0の仕様をほぼそのまま引き継いだオールインワンのFPGA入門ボードです。

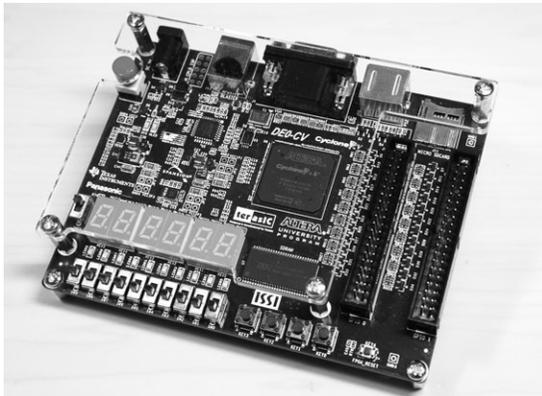


写真1 DE0-CVの外観

1 DE0-CVの構成

写真1にDE0-CVの外観を、図1にDE0-CVのボード・ブロック図を示します。大まかにはDE0をほぼ踏襲した構成になっています。

● 搭載FPGAはCyclone V

Altera社のCyclone Vシリーズは、28nmプロセスで製造される最新の量産向けローコスト・デバイスです。Cyclone Vは6種類の製品カテゴリに分けてラインナップされていますが、大きくは汎用ロジック系(Eシリーズ)、高速トランシーバ搭載(GX/GT)、プロセッサ・コアを混載するSoC(SE/SX/ST)の三つ

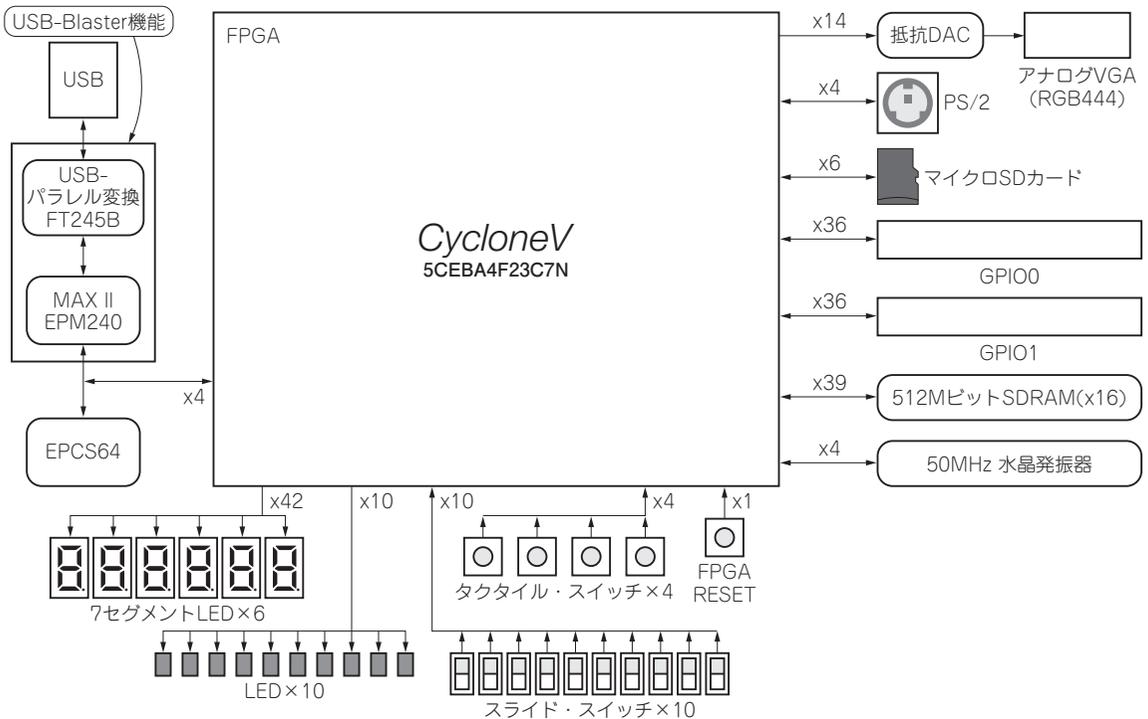


図1 DE0-CVのブロック図