

TI DSP搭載ボード 設計支援ソリューション



Design Innovation

TI製DSPを搭載した量産レベルの高速ボード設計を実現するには、早期に半導体の技術情報を把握し、それを駆動するための高速回路の設計技術が必要になります。図研は、お客様のTI DSP / メモリー / 周辺FPGA を搭載した高速ボード設計を高度な技術情報により支援、最適な信号品質、EMCを考慮した高速ボード設計を実現いたします。

サービスメニュー

TI DSP / メモリー / 周辺FPGAを使用した高速ボード設計をご支援します。

SI設計サービス^{*1}

最適な層構成、トポロジーなど電気的な設計ルールのご提案。

EMC設計サービス

ノイズを考慮した最適なPCB設計のご提案。

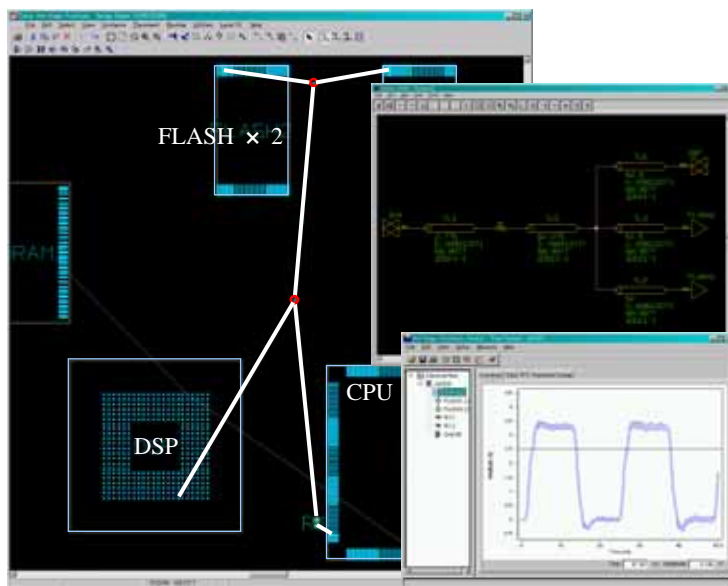
NARTE認定エンジニアによるサポート。

IBISモデル作成サービス

伝送線路シミュレーションに必要なIBISモデルの作成。

シミュレーションツール運用サポート

伝送線路シミュレータによる解析手法をサポート。



SI/EMC専門エンジニアによるコンサルティング

質の高いコンサルティング

NARTE (National Association of Radio and Telecommunications Engineers, Inc.) は、米国におけるEMC技術者の資格認定試験制度です。TI DSP搭載ボード設計支援ソリューションでは、このNARTE認定エンジニアがお客様の抱える問題をひとつひとつクリアしていきます。



*1 SI: Signal Integrity (信号伝送品質などの総称)

実測に基づくEMC対策

ZUKEN EMCラボ

図研社内に設置された実測サイト「ZUKEN EMCラボ」にてお客様の問題解決のために基板の実測を行っています。さらに、実測結果を踏まえたEMC設計サービスも行っています。設計後の基板実測も行います。

簡易電波暗室(3メートル法)

各種計測器

- EMI計測用スペクトラム・アナライザ
- 近傍電磁界測定装置
- 高速オシロスコープ
- インピーダンス・アナライザ、など



簡易電波暗室

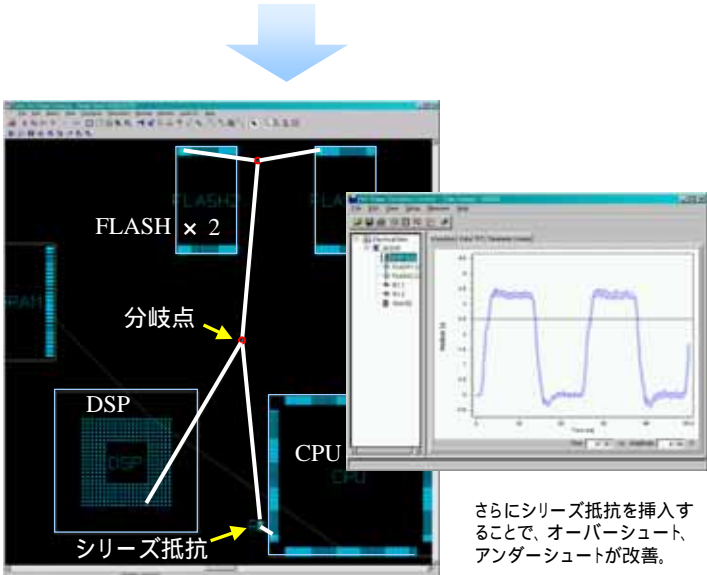
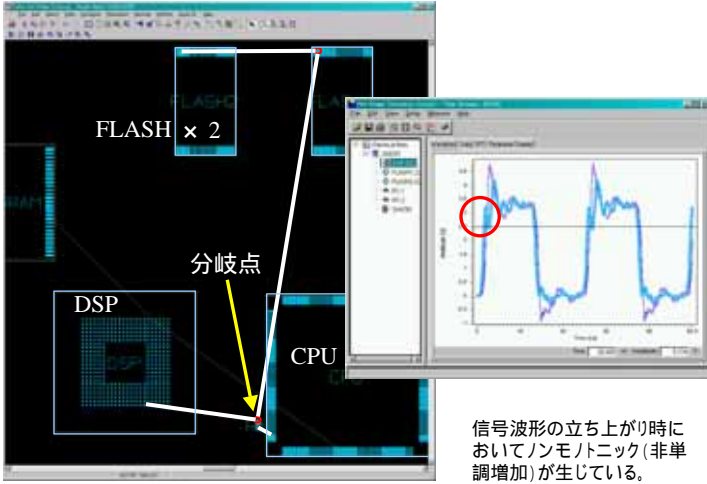


ZUKEN EMCラボ内



近傍電磁界測定装置

フロアプランによる波形検討例



デザインコンサルティングメニュー

SI設計コンサルティング (フロアプラン)

解析ツールを使用して高速回路を設計するための手順、解析ツールからの結果に対する評価方法、パターン設計へのルール定義など高速回路の設計手法についてコンサルティングします。

SI設計コンサルティング (SI評価)

シミュレーションした結果に対する評価、分析を行うコンサルティングです。特に実測とシミュレーションの波形が異なる場合、様々な角度からその原因を分析します。

技術トレーニングメニュー

SI / EMC基礎トレーニング

SIとEMCに関する基礎的な知識を実測の体験を通して習得することができます。

<SI編> 信号品質がなぜ必要なのかを認識し、どのように信号品質を保つのかについての基礎知識を身につけます。また、シミュレーションの効果的な活用方法について学び、オシロスコープを使った正しい実測方法を習得します。

<EMC編> EMCの基礎を学び、実際の対策事例を基にして、なぜEMCに効くのかを考えます。また、測定器の使い方を体験しながら、その利用方法について学びます。

その他のコンサルティングメニュー

● 技術トレーニング

- IBISモデルトレーニング
- ノイズ対策技術トレーニング
- ツール運用トレーニング

● デザインコンサルティング

- デザインコンサルティング
- IBISモデル作成コンサルティング
- ノイズ対策コンサルティング
- ツール運用コンサルティング

● デザインサービス

- 解析サービス
- IBISモデル作成サービス
- SI設計サービス
- EMC設計サービス

● チームデザイン

図研のコンサルティングエンジニアが、お客様の開発プロジェクトに参加します。

● 設計環境構築コンサルティング

お問い合わせ先
株式会社 図研
EDA事業部 DIサービス推進Gr.
TEL:045-942-7787 FAX:045-942-2579
zuken_di@zuken.co.jp

