

PROC2S™ - Stratix II 60 ~ 180 搭載ボード

概要

- ALTERA® Stratix® II 60 ~ 180 FPGA 搭載
- 使い方は、いろいろ
 - ✓ ユーザ基板の子ボードとして
 - ✓ AGIDEL社PROCシリーズボードの子ボードとして
 - ✓ スタンドアローンで！！
- Altera最大のFPGAを最小面積で！
- ユーザのI/Oは、ser's I/Os available through:
 - ✓ 4個の子ボードコネクタ (254 I/Oまで)
 - ✓ SCSI型68ピンコネクタ (60 I/Oと2クロックまで)
- 36から96個までのDSPブロックや144 から384個までの高速18x18 乗算器 (MAC)を含む、大規模なユーザーロジックがインプリメントできる
- Stratix-II デバイスは階層的クロック構造による強力なクロック供給機能を持ち、最大420MHz！そして、12個までのPLLがあります。
- 4階層レベルメモリ構造
 - ✓ 329から930個の M512 RAM ブロック (32 x 18 bits).
 - ✓ 255から768個の M4K RAM ブロック (128 x 36 bits)
 - ✓ 2から 9個の MegaRAM ブロック (4K x 144 bits).
 - ✓ 32 MB DDR II メモリ搭載！



PROC2Sのご利用例

PROC2S™ は、大規模で高速、かつユーザが、簡単に書き換え可能なFPGA環境を最小ともいえる基板サイズで提供します。

さあ、PROC2Sを使ってプロトタイプボード作成に要するコスト(費用/時間)を大幅に改善しましょう。これでプロトを作るもよし。開発中のASICやSoCデバイス搭載の試作ボードも、そのデバイスの周りに4個のコネクタをつけておけば、当初はPROC2Sドータボードでロジックをデバッグするようにすることでシステム全体の開発を連続的に行うことができるかもしれません。最終デバイスができあがれば、それを実装してPROC2Sは取り外し、次のプロジェクトへ！

お問い合わせは 国内代理店 立野電脳(株) sales@dsp-tdi.com

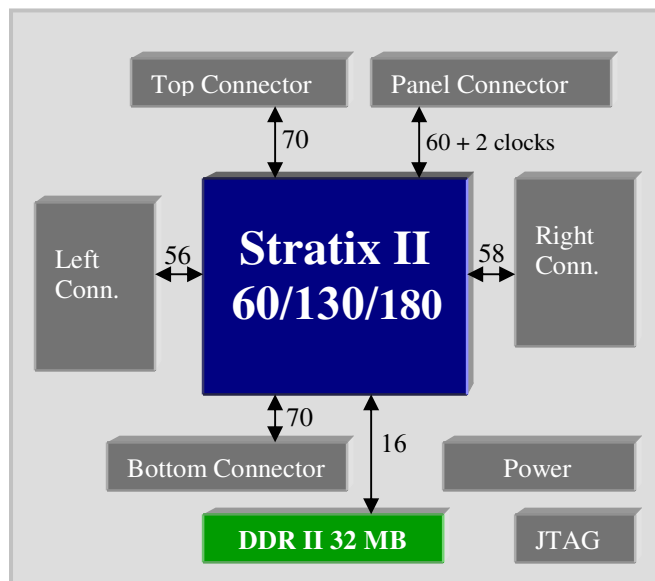
立野電脳 EXT営業部
E-mail : sales@dsp-tdi.com

〒198-0063 東京都青梅市梅郷5-955 TEL.0428-77-7000 FAX.0428-77-7010

URL <http://www.dsp-tdi.com/>

ブロック図

裏面 (基板と接続する4個のコネクタが見える)



お問い合わせは 国内代理店 立野電脳(株) sales@dsp-tdi.com

立野電脳 EXT営業部
E-mail : sales@dsp-tdi.com

〒198-0063 東京都青梅市梅郷5-955 TEL.0428-77-7000 FAX.0428-77-7010

URL <http://www.dsp-tdi.com/>

GIDEL
www.gidel.com

USA:
Email: sales_usa@gidel.com
Sales: (408) 559 - 1802
Support: 1877 - 830 - 1647
Fax: 1866 - 615 - 6810

Japan:
Email: sales@dsp-tdi.com
Phone: +81-(0)428-77-7000
Fax: +81-(0)428-77-7002

(注意)仕様は予告なく変更される場合があります。