

デジタルオーディオ、ビデオ、コミュニケーション及びコンピューティングに関するIP及び周辺技術に特化した技術を得意分野とし、IP評価ボード・デザインサービス及びトレーニングもサポートしております。2001年3月に創業し、Technical University of Lisbon. の2名の教授によって設立されました。同社は、Design And Reuseのパートナー及びザリンクス社Xpertsプログラムのメンバーでもあります。

Digital AudioIPコア (FPGA/ASIC用) FPGA Proven

IP名称	内容	使用評価ボード
CWda01	SPDIF-AES/EBU Feed-Forward Receiver (IEC60958)	CWdeb01+CWdab01
CWda02	SPDIF-AES/EBU Feed-Forward Transmitter (IEC60958)	CWdeb01+CWdab01
CWda03	SPDIF-AES/EBU to I2S Converter (IEC60958)	CWdeb01+CWdab01
CWda04	I2S to SPDIF-AES/EBU Converter (IEC60958)	CWdeb01+CWdab01
CWda05	SPDIF-AES/EBU Transmitter (IEC60958)	CWdeb01+CWdab01
CWda06	I2S Transmitter	CWdeb01+CWdab01
CWda07	SPDIF-AES/EBU Self-Clocked Receiver (IEC60958)	CWdeb01+CWdab01
CWda12	SPDIF to non-PCM Encoded Audio (IEC61937)	CWdeb01+CWdab01+PC software
CWda13	Non-PCM Encoded Audio to SPDIF (IEC61937)	CWdeb01+CWdab01+PC software
CWda20	CoreConnect TM Audio Input V1.00a	CWdeb01+CWdab01+MicroBlaze sw
CWda21	CoreConnect TM Audio Output V1.00a	CWdeb01+CWdab01+MicroBlaze sw
CWda22	CoreConnect TM SPDIF-AES/EBU Receiver	CWdeb01+CWdab01 +MicroBlaze sw
CWda23	CoreConnect TM SPDIF-AES/EBU Transmitter	CWdeb01+CWdab01 +MicroBlaze sw

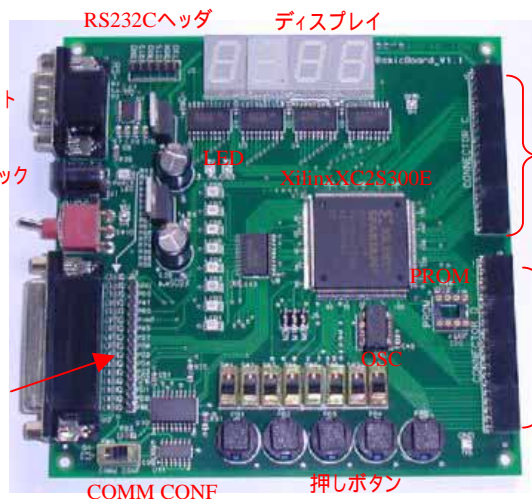
IP開発検証評価ボード

ベーシックボード CWdeb01 Basic board

- ・Coreworks社の「デジオーディオボード」と連結し、オーディオIPコア評価用
- ・低価格汎用FPGA検証プラットフォームとして貴社ボードと連結使用可能

ベーシックボードは幅広いアプリケーション回路のインプリメンテーションに適したFPGA開発及び評価ボードです。ボードは、300Kシステムゲートまで容量のあるXilinx Spartan-IIIE FPGA (XC2S300E)の機能があります。ベーシックボードには、基本研究作業用に頻繁に使用されるインタフェース組み合わせをご用意しております。このインタフェースには、8個のスライドスイッチ、5個のプッシュボタン、8個のLED、4個の7区画ディスプレイが含まれております。また、FPGAに直接接続した2個の独立した74汎用I/Oピンを持つ拡張コネクタ、3FPGAグローバルロック入力 (GCK)及び3つの電源ピン

(3.3 VDC, アース及びレギュレートされない電圧)があります。PCもしくは他の装置との基本コミュニケーション用にボードには、RS-232ポート及びパラレルポートが含まれております。パラレルポートは、FPGAにコンフィグレーションファイルを送る為に使用します。他の方法としては、コンフィグレーションはPROMに保存され、電源オン時にコンフィグレーションを送ります。PROMはオプションで、オプション用ソケットが用意されています。ベーシックボードはコネクタC及びDの拡張により他のCoreworks社製ボードと接続できるように設計されています。



機能

- ・300,000システムゲート容量のあるXilinx Spartan-IIIE FPGA XC2S300Eの機能
- ・基本研究作業用リソース: 5個のプッシュボタン、8個のLED、4個の7セグメント (区分) ディスプレイ及び8個のスライドスイッチ
- ・システムクロックとして便利な55 MHz オシレータ
- ・FPGAコンフィグレーション及びコミュニケーション用パラレルポート
- ・シリアルコミュニケーション用RS-232 インタフェース
- ・2個の40ピン拡張コネクタ、74汎用I/O及び3FPGAグローバルロック入力
- ・コネクタ拡張によりCoreworks社の周辺ボード等と接続可能
- ・アプリケーション例: 基本研究用、拡張コネクタ (オーディオ、ビデオ等)へプラグインし、専用ボードを使用した特定アプリケーション用

¥31,250 (2004年9月末までの特別価格)



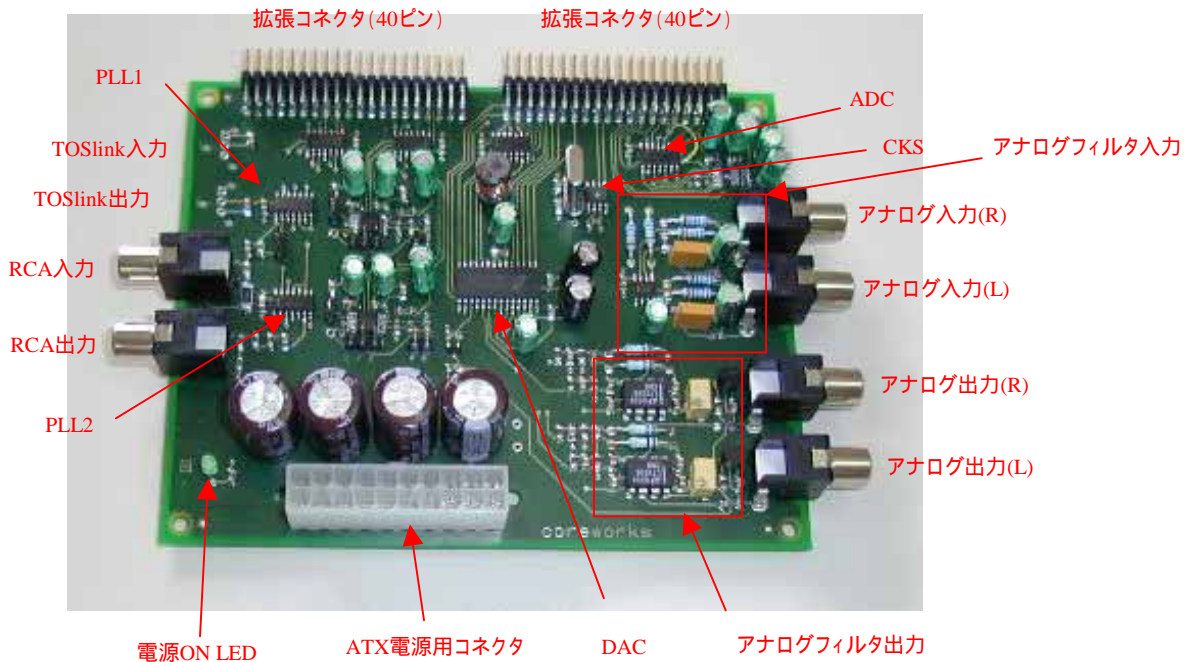
デジオーディオボード CWdab01 Digiaudio

- ・Coreworks社の「ベーシックボード」と連結しオーディオIPコア評価用
- ・汎用オーディオ検証プラットフォームとして貴社ボードと連結使用可能

デジオーディオ、デジタルオーディオ開発ボードはCoreworks社のFPGA開発・評価ボードの「ベーシックボード」と一緒にお使いいただくように設計されています。デジオーディオボードには、アナログ及びデジタルで、頻繁に使用されるコンシューマ及びプロフェッショナルオーディオI/Oインタフェース及びコネクタがあります。デジオーディオボードには、デジタルオーディオで最も頻繁に使用されるサンプルレート32, 44.1, 48, 88.2, 96及び192 kHz用マスタークロック生成用クロックシンセサイザを搭載しています。様々なアプリケーションで、クロックリカバリ、ジッタ除去等用に使用できる2つのPLL回路もあります。

Xilinx XC2S300E-6PQ208 FPGA機能を持つ「ベーシックボード」と組み合わせると、デジオーディオボードは単なるデジタルオーディオインタフェースから300KシステムGまでの規模のデジタルオーディオシグナルプロセッシング用フルシステムまでのプロジェクトに使用することが可能になります。

FPGAプラットフォームシステムにより、非常にフレキシブル、且つ開発時間の大幅な速度アップが可能です。FPGAはプロトタイプングシステムとして使用可能で、生産数が少なければ、競争力のある最終製品としても使用可能です。さらに、FPGAはフィールドでの再プログラム性が必要なソリューションになります。



機能

- ・2個の40ピン拡張コネクタによりCoreworks社のFPGAベーシックボード(FPGA開発・評価ボード)と接続できるように設計されています
- ・標準ATX電源を使用
- ・SPDIF-AES/EBU及びADATインタフェースフォーマットをサポート
- ・SPDIF-AES/EBUもしくはADATデジタルインタフェース信号用デジタルオプティカルコネクタ(TOS)入出力ペア1式
- ・不平衡SPDIF-AES/EBUデジタルインタフェース信号用デジタルRCAコネクタ入出力ペア1式
- ・不平衡RCA出力用インタフェース回路付24-bit/192-kHz CS4396 DACチップ機能を有するDAC回路1式

- ・不平衡RCA入力に対する各外部回路及びインタフェース付き24-bit/96-kHz
- ・CS5333 ADCチップ機能を有するDAC回路1式
- ・クロック合成、クロックリカバリ、ジッタ除去等用の高性能TLC2932チップの特長を有する2つのPLL回路
- ・頻繁に使用されるサンプルレート32, 44.1, 48, 88.2, 96及び192 kHzサポート用の1つのMPEGオーディオクロックシンセサイザ(MK1412)
- ・アプリケーション: CD, SACD, DVD及びDVDオーディオ回路、デジタルオーディオ標準I/Oインタフェース、フォーマットコンバータ、サンプルレートコンバータ、オーディオ効果プロセッサ等

¥356,300 (2004年9月末までの特別価格)

評価用IP及び貸し出し用FPGAボードをご用意しております。