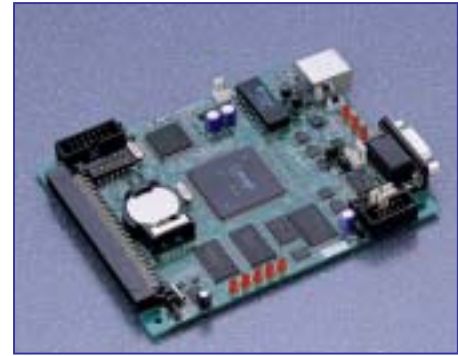


SH7616 スタータキット

ルネサステクノロジ製 SH2-DSP

SH7616 搭載 キャッシュメモリ・内蔵 X/Y メモリ
シリアル 3ch(内 FIFO1ch)・EtherFIFO 送受 2KB



TOPPERS

TCP/IP プロトコルスタック TINET1.1

TOPPERS JSP カーネル 1.4

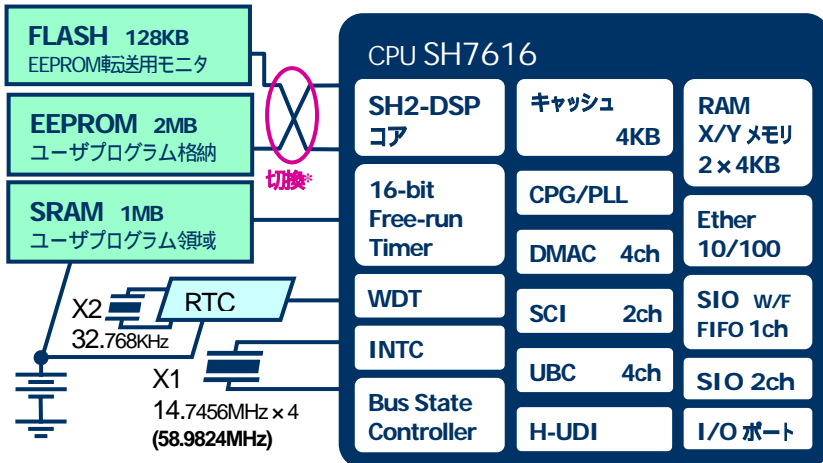
GNU 開発環境を圧縮 CD 収録

GNU ライセンスにより開発環境のコスト削減
TOPPERS ライセンスオープンソース OS で開発期間短縮

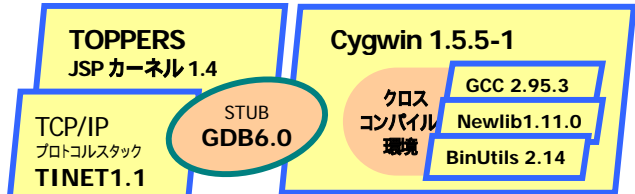
CPU ボード HSB7616ST 概略

実装 CPU	SH7616 (HD6417616F FP-208C)
	内蔵 RAM X-RAM 4KB Y-RAM 4KB
クロック	4倍動作時 58.9824MHz (実装クリスタル 14.7456MHz)
FlashROM	128KB <i>出荷時 RTOS・TCP/IP・モニタ書き込み済み</i>
EEPROM	2MB (1M×16bit 1個実装) <i>CS0としてユーザブートで起動可</i>
	TC58FVT160AFT (Toshiba)
SRAM	1MB (256K×16bit 2個実装)
	HM62W16255H (ルネサステクノロジ)
RTC	CPU 内蔵及び外部 RS5C62 (リコー)
	RS5C62 はバッテリーバックアップ
インターフェース	Ether100Base 1ch
	RS232C 2ch
	H-UDI <i>E10Aでの動作確認済み</i>
	ルネサステクノロジ製オンチップエミュレータ用デバッグインターフェース
	CPU 外部拡張(100P)×1
電源	外部電源接続 DC+5V
基板外形寸法	122 mm × 95mm (突起部分含まず)

HSB7616IT ブロック図



*CS0で起動します CS0はジャンパでFlashとEEPROMから選択可能です



SH7616 スタータキット収録開発環境

製品内容

CPU ボード HSB7616IT	1枚
CD 開発環境・サンプルプログラム収録	1枚
DC電源ケーブル	1本
専用RS232Cケーブル(DOS/V9P)	1本
専用シリアルケーブル	1本
取扱説明書・回路図	1部

株式会社北斗電子は TOPPERS プロジェクトメンバーです

TOPPERS (Toyohashi Open Platform for Embedded Real-time Systems) プロジェクトは、ITRON 仕様の技術開発成果をベースとして、組み込みシステム構築の基盤となる各種のソフトウェアを開発し、良質なオープンソースソフトウェアとして公開することで、組み込みシステム技術と産業の振興を図ることを目的としたプロジェクトです。また、その利用技術や教材となるソフトウェアの提供などを通じて、組み込みシステム技術者育成に貢献することも目的としています。

TINET は苫小牧高専情報工学科で開発された ITRON TCP/IP API 1.00.0 仕様に準拠したコンパクトな TCP/IP プロトコルスタックです。

μITRON4.0 仕様はトロン協会が中心となって策定されたオープンリアルタイムカーネル仕様です。

略称については次の通りです

TRON	…	"The Real-time Operating system Nucleus"
ITRON	…	"Industrial TRON"
μITRON	…	"Micro Industrial TRON"
TOPPERS	…	"Toyohashi Open Platform for Embedded Real-time Systems"
JSP	…	"Just Standard Profile"

TRON, ITRON, および μITRON は、特定の商標ないしは商品群を指す名称ではありません。本マニュアル中の商品名は各社の商標または登録商標です。

本製品は北海道立工業試験場との共同開発です