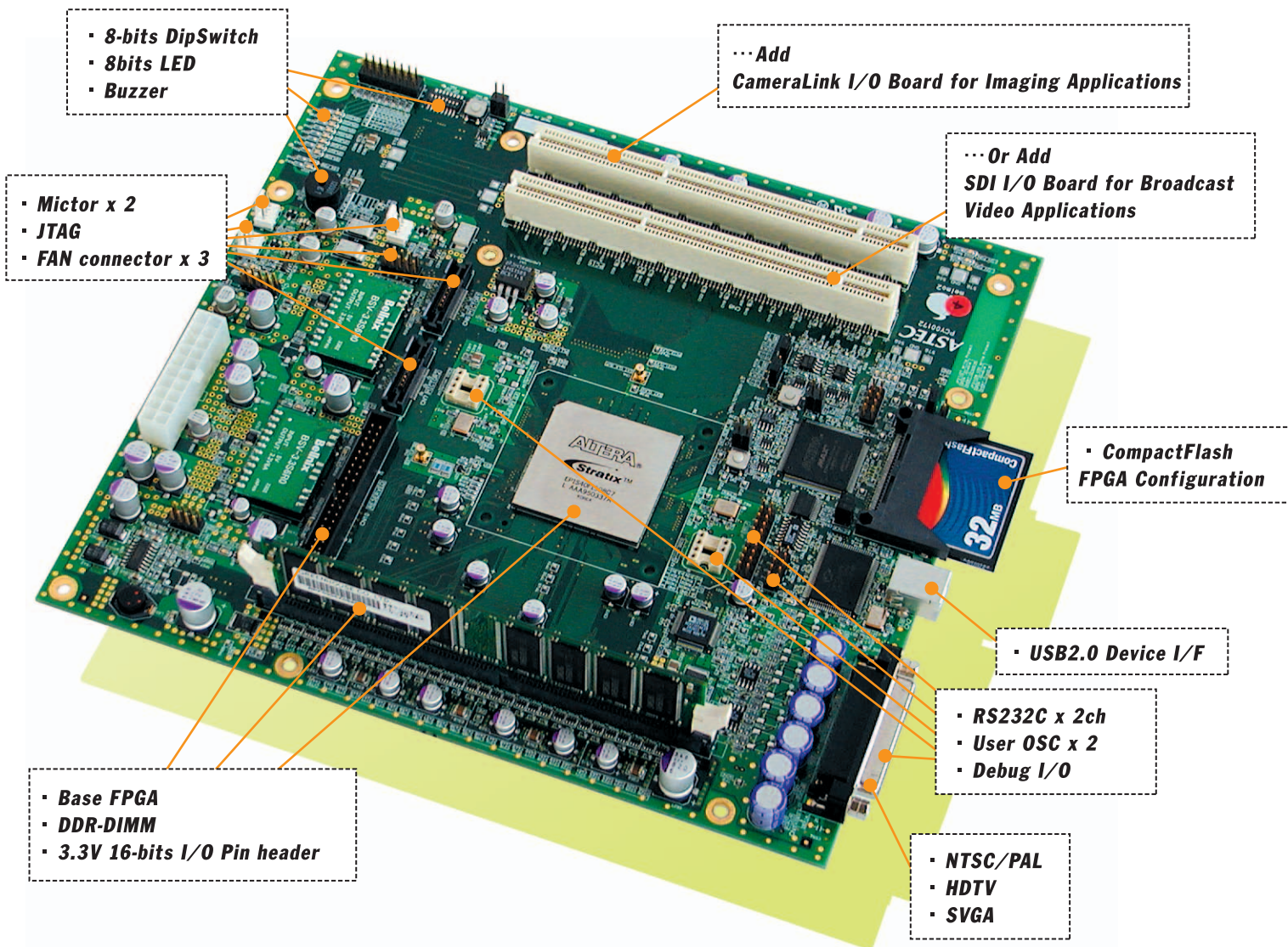


I P S P

汎用プロトタイピング基板

I P (Intellectual Property / Instant rapid Prototyping) S ystem P latform



IPSP WEB-SITE

<http://www.ipsp.jp>

INSTANT
RAPID
PROTOTYPING
SOLUTION

画像処理の「最後の1ピース」アステックが創ります。

ASTECC

アステック株式会社

〒990-2481 山形市あかねヶ丘2丁目10-15
TEL:023-644-4919 FAX:023-647-1133
URL:<http://www.astecinc.co.jp/>
eMAIL: ipsp@astecinc.co.jp

IPSP 汎用プロトタイプ基板

“IPSP”は、IP (Intellectual Property) の動作検証や Instant rapid Prototyping 等に利用できるプラットフォームで、大規模FPGAを中心に、DDR-SDRAM DIMMコネクタ、DAコンバータ、MICTORコネクタ、独立した2系統のPCI (64bit) スロット等で構成されます。

FPGAの内部回路をユーザーが自由に設計することで、様々な機能の動作検証が行えます。

概略仕様

■大規模FPGA「Stratix」を搭載

ALTERA社の高速・大規模FPGA「Stratix (EP1S40/60/80)」に対応しています。

■DDR-SDRAM DIMMスロットを搭載

184pinDIMMコネクタを搭載しています。FPGA内にDDR-SDRAMコントローラを組み込むことにより高速・大容量メモリを利用可能です。

■PCIを搭載

64bitPCIスロット(+3.3V)を2基搭載しています。新たなインターフェイス等を追加したい場合、このスロットを利用して追加増設することが可能です。

■PLDコンフィギュレーション環境 (PCE) を搭載

PLDコンフィギュレーション環境 (PCE) により、システム内のPLDに対し柔軟なコンフィギュレーション環境を提供します。

■出力インターフェイスを搭載

ビデオDACを搭載しています。FPGA内に論理回路を組み込むことにより、NTSCとHDTVが同時に、またはVGA～SXGA映像を1系統出力することができます。

■その他

LEDを8個、8ビットDIP-SWITCHを1個、MICTORコネクタを2個、ブザーを1個、16ビットI/Oコネクタを1個、RS232Cを2ch、ユーザー用OSCリザーブを3個等を搭載しており、様々な用途で便利に利用できます。

