



# SLP Base Board

シリーズ 定価 CPUボード ¥5000 / ¥2000 / ¥1000 (税別・送料¥1000)

ルネサステクノロジ製

## Super Low Power シリーズ H8/38004F 実装

デバッグ・書込みインターフェースと書込みソフト

- ◆ LILAC-T や E7 用動作確認済みデバッグインターフェース(14P)
- ◆ シリアル(3P)での書込みソフト付属
- ◆ オンボードプログラマ書込みインターフェース(20P)

CPU内蔵 LCDコントローラ評価用として

オプション: LCD 結線付きユニバーサルボードと LCD

**別売 M933A** …7セグメント8桁LCD 3V ¥2,000(税別・送料別途¥1,000)  
ユニバーサルボード…M933A 実装用パターン有 ¥1,000(税別・送料別途¥1,000)

### CPU ボード SLPBB64E38004F 仕様

実装 CPU H8/38004F (HD64F38004FP パッケージ:FP-64E)  
内蔵 ROM: 32KB 内蔵 RAM: 1KB

クロック 4.194 MHz サブクロック X2: 32.768kHz  
※ X1はクリスタルソケット使用 (差替えご利用が可能です)

インターフェース

- ▼RS232C 1ch 3Pコネクタ実装
- ▼内蔵 ROM 書換えインターフェース 20Pコネクタ実装  
※弊社オンボードプログラマ付属ケーブル対応
- ▼デバッグインターフェース 14Pコネクタ実装  
※弊社デバッグ LILAC-T、ルネサステクノロジ製デバッグ E7 動作確認済み
- ▼オプションボード接続インターフェース 2個  
※各MIL規格準拠ボックスプラグ 34P×2 実装

ボードサイズ 70mm×58mm

ボード電源 DC+3.3V

消費電流 アクティブモード 2.83mA ・ サブアクティブモード 0.38mA  
※クロックは出荷時の状態で、通信無し、全ポートオープンでの実測値

### CD 収録ソフトについて

H8/38004F 内蔵 ROM 書込みソフト、シリアル通信デモプログラムが収録されています。

#### ベースボード付属書込みソフト動作環境

書込み可能ファイル形式…MOTファイル PC 動作環境…Windows95, 98, Me, 2000, XP  
PC インターフェース RS232C ポート …書込み時のレートは 9600bps 固定です。  
8MHz 未満のクロックでは書込みができません。書込み時は 8MHz 以上のクロックをご利用下さい。

#### ベースボード付属デモプログラム

デモプログラムとしてシリアル通信での入力プログラムが収録されています。シリアル通信ソフトを使用して入力文字のエコーバックをプロンプトに表示します。出荷時内蔵ROMへ書込み済みMOTファイルと参考ソースがCDに収録されています。ご購入時は必ず、付属 RS232C ケーブルにてPCと接続し、電源を投入後のデモプログラムの動作をご確認下さい。

LCD M933A、ユニバーサルボード詳細につきましては、別途 M933A ご案内資料として PDF ファイルをご用意しております。

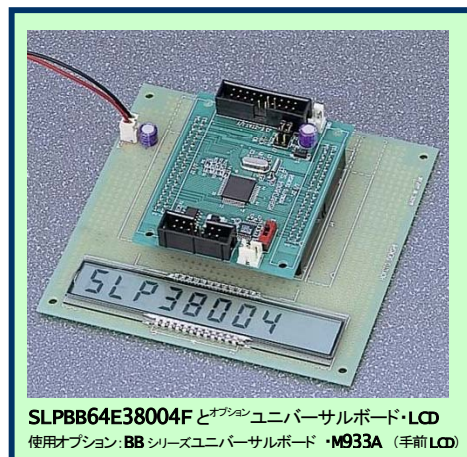
#### 【価格ご案内】

型名	定価
SLPBB64E38004F	¥5,000
ユニバーサルボード	¥1,000
M933A	¥2,000

※価格は全て税別、送料別途¥1,000 です

ユニバーサルボードは H8Tiny BB シリーズと共通です。  
(34P 接続コネクタの配置が同じです)

F-ZTAT™ はルネサステクノロジの商標です。  
Windows はマイクロソフト社の製品です。 9.11.03



SLPBB64E38004F とオプションユニバーサルボード・LCD  
使用オプション: BB シリーズユニバーサルボード ・M933A (手前LCD)

#### 製品内容

##### SLPBB64E38004F

CPU ボード	1 枚
DC 電源ケーブル (2P 片側圧着済 30cm)	1 本
RS232C ケーブル (3P 片側圧着済 1.5m)	1 本
付属ソフト収録 CD	1 枚
取扱説明書(回路図)	1 部

#### 【実装コネクタ】

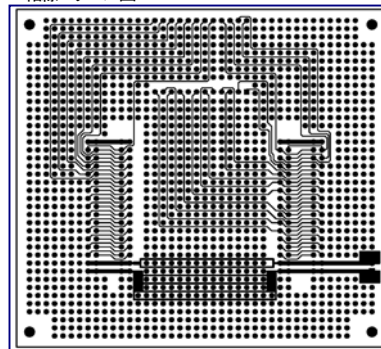
コネクタ	極数
J1 I/O	34
H310-034P (IPD) 他 MIL 規格ボックス	
J2 I/O	34
H310-034P (IPD) 他 MIL 規格ボックス	
J3 F-ZTAT インターフェース	20
H310-020P (IPD) 他 MIL 規格ボックス	
J4 デバッグインターフェース	14
H310-014P (IPD) 他 MIL 規格ボックス	
J5 DC 電源入力(+3.3V)	2
CLP2502-0101(SMK) 適合 W-A3202-2B#01	
J6 RS232C	3
CLP2503-0101(SMK) 適合 W-A3203-2B#01	

上記MIL規格準拠ボックスプラグコネクタは、いずれも切欠き中央1つのタイプです

#### <別売オプションご案内>

オプションユニバーサルボード

LCD 実装用結線付きボードにコネクタ封入  
結線パターン図



オプションLCD M933A

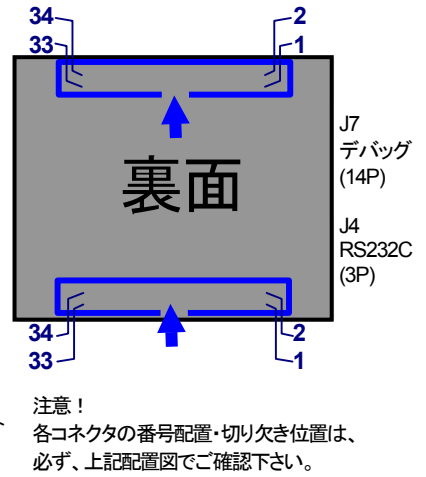
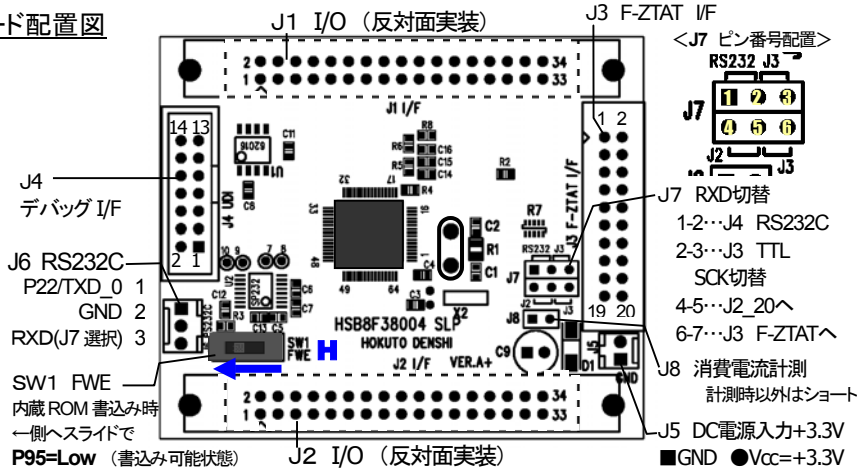
7セグメント8桁 3V



詳細は弊社 web 掲示 M933A 資料をご覧ください

# SLP Base Board Series

### ボード配置図



### コネクタ信号表

#### J1 I/O

信号名	J1		信号名		
GND	1	2	GND		
P60/SEG9	40	3	4	39	P61/SEG10
P62/SEG11	38	5	6	37	P63/SEG12
P64/SEG13	36	7	8	35	P65/SEG14
P66/SEG15	34	9	10	33	P67/SEG16
P70/SEG17	32	11	12	31	P71/SEG18
P72/SEG19	30	13	14	29	P73/SEG20
P74/SEG21	28	15	16	27	P75/SEG22
P76/SEG23	26	17	18	25	P77/SEG24
P80/SEG25	24	19	20	23	PA0/COM1
PA1/COM2	22	21	22	21	PA2/COM3
PA3/COM4	20	23	24	NC	
NC	25	26	NC		
P37/AEVL	15	27	28	14	P36/AEVH
P32/TMOFH	10	29	30	9	P31/TMOFL
VCC	31	32	VCC		
GND	33	34	GND		

#### J2 I/O

信号名	J2		信号名		
GND	1	2	GND		
P57/WKP7/SEG8	41	3	4	42	P56/WKP6/SEG7
P55/WKP5/SEG6	43	5	6	44	P54/WKP4/SEG5
P53/WKP3/SEG4	45	7	8	46	P52/WKP2/SEG3
P51/WKP1/SEG2	47	9	10	48	P50/WKP0/SEG1
NC	11	12	NC		
P90/PWM3	49	13	14	50	P91/PWM2
P92	51	15	16	52	P93
P94	53	17	18	56	IRQAEC
GND	19	20	8	*RES	
P40/SCK32	57	21	22	58	P41/RXD32
P42/TXD32	59	23	24	NC	
NC	25	26	60	P43/*IRQ0	
PB0/ANO	62	27	28	63	PB1/AN1
PB2/AN2	64	29	30	1	PB3/*IRQ1/AN3
VCC	31	32	VCC		
GND	33	34	GND		

#### J4 デバッグインターフェース

信号名	J4		信号名	
P33	11	1	2	GND
NC	3	4	GND	
P35	13	5	6	GND
P95	54	7	8	VCC
NC	9	10	GND	
P34	12	11	12	GND
*RES	8	13	14	GND

#### J6 RS232C インターフェース

J6	信号名	備考
1	59	P42/TXD32
2		GND
3	58	P41/RXD32 J7_1-2short

注意!  
各端子の処理は必ず回路図にてご確認下さい。

#### J3 F-ZTAT™ インターフェース

備考	信号名	端子名	J3	端子名	信号名			
	*RES	8	*RES	1	2	GND		
Don'tCare	NC	FWE	3	4	GND			
Don'tCare	NC	MD0	5	6	GND			
Don'tCare	NC	MD1	7	8	GND			
H 設定	P95	I/O0	9	10	GND			
L 設定	P34	I/O1	11	12	GND			
Don'tCare	NC	I/O2	13	14	GND			
TTL	P42/TXD32	TXD	15	16	GND			
TTL	J7_2-3short	P41/RXD32	58	RXD	17	18	VIN1	VCC
J7_5-6short	P40/SCK32	57	SCK	19	20	VIN	VCC	

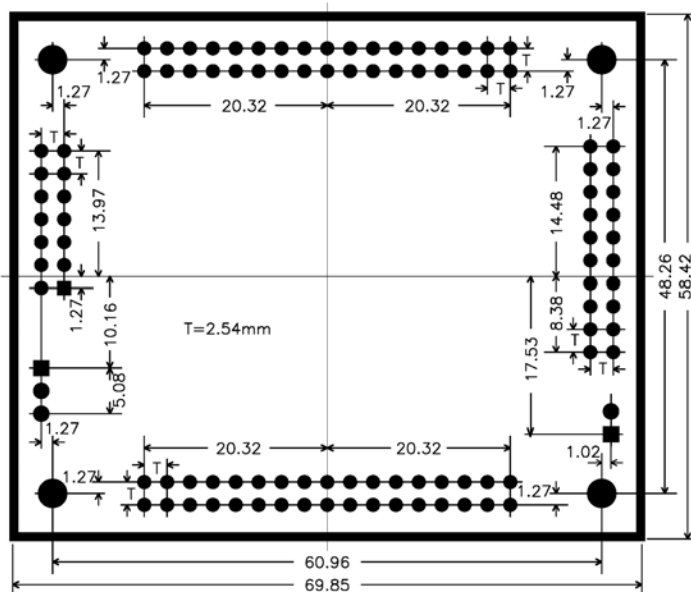
**FLASH2・FLASHMATE5V1** ご利用時の留意点

本ボードで **J3 F-ZTAT™**/F より弊社オンボードプログラマをご利用の場合、端子設定は次の通りとなります。

FWE	L	I/O0	L
MD0	Z	I/O1	H
MD1	Z	I/O2	Z

注意! FLASHMATE5V1 ではデフォルト設定と異なりますので、変更が必要となります。ご留意下さい。

### コネクタ寸法図 SLPBB64E



F-ZTAT™ はルネサステクノロジの商標です。  
Windows はマイクロソフト社の製品です。 9.11.03