

超小型フレックスDSPボード

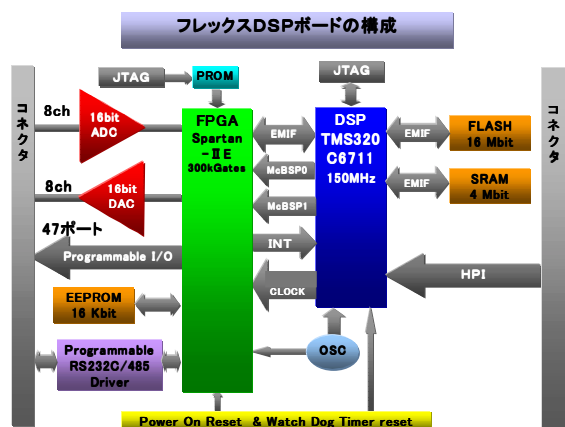
MODEL **DTP-001**

- DSP周辺回路の組込みによるワンボードのため
開発期間・費用の低減に貢献
- 超小型サイズ(約名刺大)のため装置組込み
(サブボード実装)に最適
- スタッキング実装によりメインボードの実装効率UP
(FPGA・DSPのアプリケーション設計も対応致します)



特長 (機能)

- 150 MHz動作のDSP/TMS320C6711採用
- 250 ksps, 16bit ADCを8ch搭載 (最高500 kspsの高速動作可)
- 0.5 μ s settling time, 16bit DACを8ch搭載
- 16 MbitのFlash Memory及び4 Mbit SRAM, 16 kbit EEPROM搭載
- 300kGatesのFPGA Spartan-II E搭載
- 47本のProgrammable I/O搭載
- Programmable RS232C/485 Driver搭載



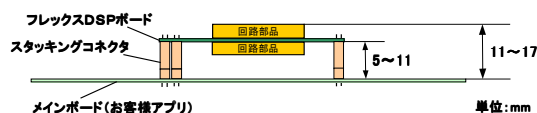
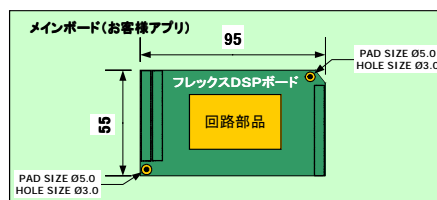
特長 (実装)

超小型サイズ

高密度実装技術による約名刺大の超小型サイズ (幅55mm×奥行95mm)

フレキシブルスタッキング

基板間スタッキングコネクタの高さ指定により5~11mmまで1mmごとの高さ設定が可能



用途

無線LAN, IPモバイル, 光モニタ制御, サーボ制御, 音声・画像処理など

仕様一覧

フレックスDSPボード [MODEL DTP-001]

項目	仕様
DSP	・ TMS320C6711, 150MHz, 900MFLOPS ・ FPGAからの外部割込み 1本 ・ HPIインタフェース ・ JTAGポート
ADC	・ チャンネル数: 最大8ch ・ アナログ入力範囲: $\pm 2.5V$ (Single end input) ・ 分解能: 16bit ・ サンプリング速度: 最大500ksps (8ch使用時は250ksps)
DAC	・ チャンネル数: 8ch ・ アナログ出力範囲: $0 \sim +2.5V$ (Voltage output) ・ 分解能: 16bit ・ Settling Time: $0.5 \mu s$
FPGA	・ Spartan-IIE XC2S300E ・ PROM ・ JTAGポート
Flash memory	・ 16 Mbit
SRAM	・ 4 Mbit
EEPROM	・ 16 kbit
Programmable I/O	・ 47本のFPGA user I/O
Programmable RS232C/485 Driver	・ Pin-programmable RS232C/485
スタッキングコネクタ	・ 5 ~ 11 mmまで1 mmごとのスタッキング高さ設定が可能 ^(*1) ・ IMDタイプ
部品実装	・ 両面実装
外形寸法	・ 55(W) \times 95(D) \times 11 ~ 17(H)mm ^(*2)
電源電圧	・ $+5V \pm 5\%$
消費電力	・ 約3W
動作環境	・ 環境温度: $0 \sim 65$

(*1): 標準としてのスタッキング高さは、5mm, 7mm, 8mmとなります。

(*2): スタッキング時のメインボードからの高さです。

*このカタログに記載されている内容については、予告無しに仕様・デザイン変更することがあります。

*本製品は、下記2社の共同開発品です。

企画・販売: 富士通デジタル・テクノロジー株式会社

設計・製造: ビジュアルデザイン株式会社

〒229-1131 神奈川県相模原市西橋本5-4-21 TEL:042-770-9415

販売および問い合わせ: 富士通デジタル・テクノロジー株式会社

〒222-0033 横浜市港北区新横浜2-3-9

ビジネス営業部

TEL 045-470-1238

URL: <http://www.fdt.fujitsu.com>

E-MAIL: info-dsp@fdt.fujitsu.com

2003年08月現在