

ModelSim

HDLシミュレーションとデバッグソリューション

RTL設計を強力にサポートするデバッグ機能

Enhanced DataFlow

- 信号、プロセスレベルでのデータ処理アルゴリズムのトレース

Code Coverage

- 実行カバレッジ検証による、テストホール、デザイン冗長性の検出

Waveform Compare

- 既存波形およびVCDを用いたシミュレーション結果の検証

Debug Detective

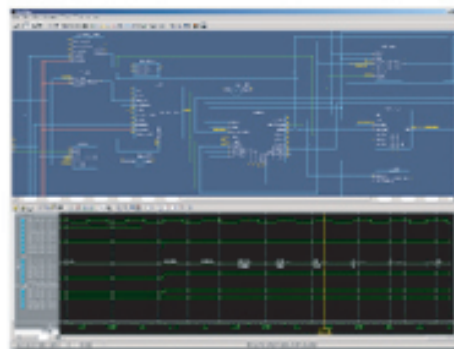
- HDSのグラフィカルデバッグ機能をModelSimにアドオン

Performance Analyzer

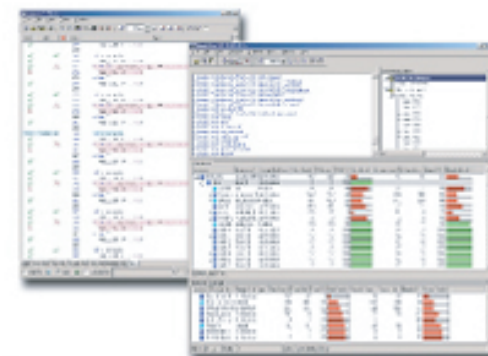
- テストベンチの冗長性を検出し、検証工程の効率を向上

Signal Spy

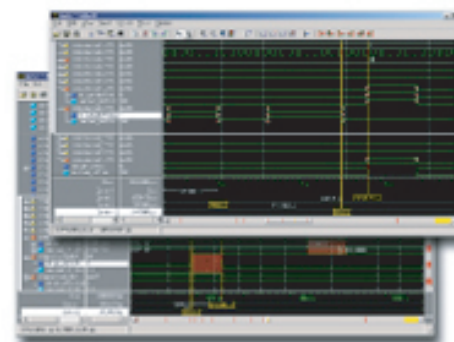
- VHDL、混在HDLにおいて、階層を越えた信号参照をサポート



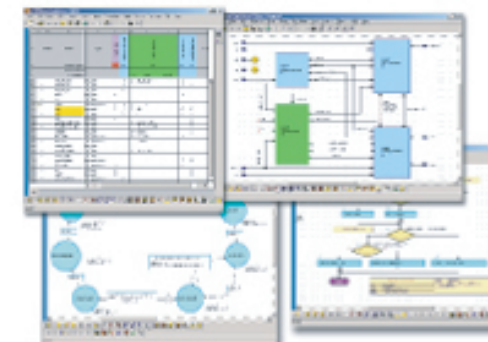
Enhanced Dataflow



Code Coverage



Waveform Compare



Debug Detective