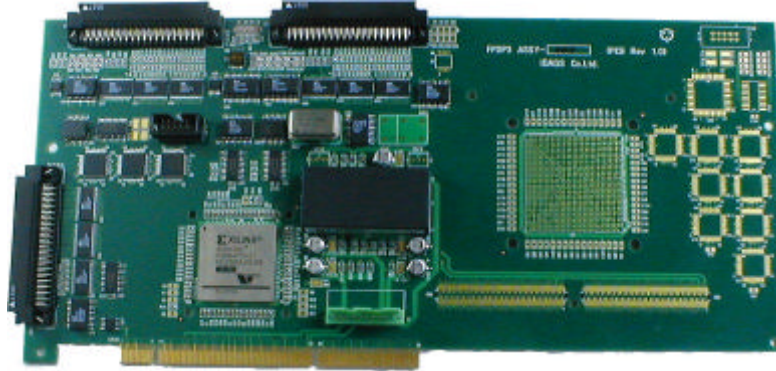


## FPGA信号処理ボード



### 仕様

搭載FPGA	Xilinx, Virtex-II (XC2V-1000)
入出力ポート	3ポート(FPDP, 32bit)
バス	PCIbus, 64bit, 3.3V
サイズ	PCIフルサイズから 高さ 40 mm追加
クロック	オンボード2個
その他	<ul style="list-style-type: none"> <li>・JTAGコネクタ</li> <li>・電源コネクタ</li> <li>・Dip SW</li> <li>・LED</li> </ul>

### オプション

- ・拡張FPGA (XC2V-6000...etc)
- ・VIMコネクタ (PENTEKメサコンを搭載)

### 特徴

- ・FPGAでの信号処理を実現！
  - DSP機能: フィルタ、FFT、DDS...etc
- ・多種多様な高速A/D, D/Aと接続容易
  - FPDP規格を採用 (最大160MB/sec)
- ・大規模な回路にも対応！
  - カスケード接続で複数ボードで処理可能
- ・高速処理にも対応！
  - 並列接続で複数ボードで処理可能
- ・MATLABのアルゴリズムを有効活用
  - Xilinx: System Generatorから論理合成
- ・弊社PCDAQと統合したシステムとして提供
- ・ご要求のアルゴリズムを受託開発

注意) 仕様が変更されることがあります。

[www.idaqs.jp](http://www.idaqs.jp)

有限会社 アイダックス

〒207-0022 東京都東大和市桜ヶ丘 3-44-14  
スクエア玉川上水 7-1103  
Tel& Fax : 042-564-8683

DSP & DAS  
**idaqs**