

FDA

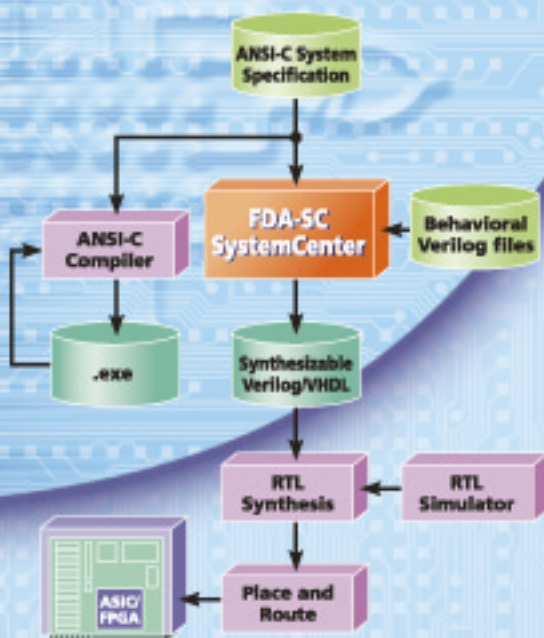
Future Design Automation

[Cベースデザインのスタンダード]

SystemCenter™ Co-Development Suite

FDA-SystemCenter™ (FDA-SC) は複雑なシステムやアルゴリズムをANSI-Cのソースコードからの直接的な開発環境を提供します。また、FDA-SCはRTL設計の特別な知識を要求することなく、システムレベルのファンクショナリティを容易にハードウェアに実現します。

FDA SystemCenter - System Level Design Flow



主な特長

- ANSI-Cをフルサポート
- 強力な自動及びユーザ制約に基づくアーキテクチャ探索
- コメント記述(ディレクティブ追加)によるコンカレントなハード/ソフト分割が可能
- アルゴリズム、I/Oアキュレート、サイクルアキュレートの3つの抽象レベルをサポートし連続的なシステムのリファインメントが可能
- RTLバックエンドツールに対し、論理合成可能なVerilog-RTL、VHDL-RTLを出力
- タブベースのGUIにより合成オプションやユーザ制約が簡単に指定
- インタフェース合成機能によりシステムモジュール間のスタンダードバスプロトコルを自動合成します

SystemCenter™ Co-Development Suite 商品構成

- DesignPrototyper (ハイレベル合成コア)
 - 〈オプション〉
 - Verilog or VHDL output
 - SystemStitcher (インタフェース合成)
 - FPGA Lib (Xilinx, Altera)
 - SystemCインタフェース
- FPGAPrototyper (FPGAラビッドタイピングツール)



「Electronic Design and Solution Fair 2003」に出展いたします。

ブースNo. 601

※デモサイトのご予約は随時メールにて受付いたします。[sales@future-da.co.jp]

● 出展者セミナーのご案内 ● 「C言語設計によるFPGAプロトタイピング手法のご提案」 講師: 長部 (営業部FAE課 課長)
 (日時) 30a/11:30~12:15 31a/10:00~11:15 (会場) パシフィコ横浜 第1,2会場 ※詳しくは当社ホームページをご覧ください。