

TI DSP搭載ボード設計支援ソリューション



Design Innovation

図研は、TI DSP/ メモリ/ 周辺FPGA を搭載した
ボード設計を支援いたします。

高速ボード設計支援サービス

最適な層構成、トポロジーなど電気的な設計ルールのご提案。

シミュレーションツール運用サポート

伝送線路シミュレータによる解析手法をサポート。

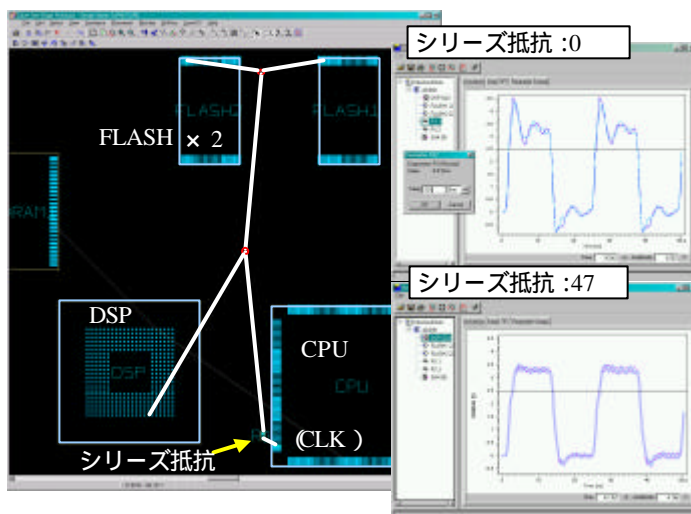
EMC設計サービス

ノイズを考慮した最適なPCB設計のご提案、NARTE*
認定エンジニアによるサポートをご提供します。

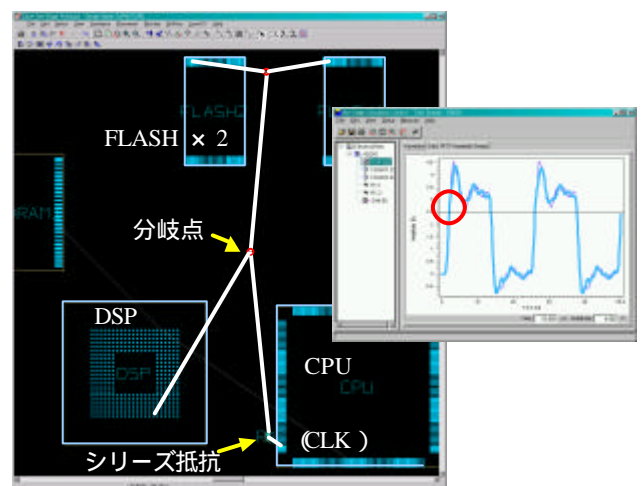
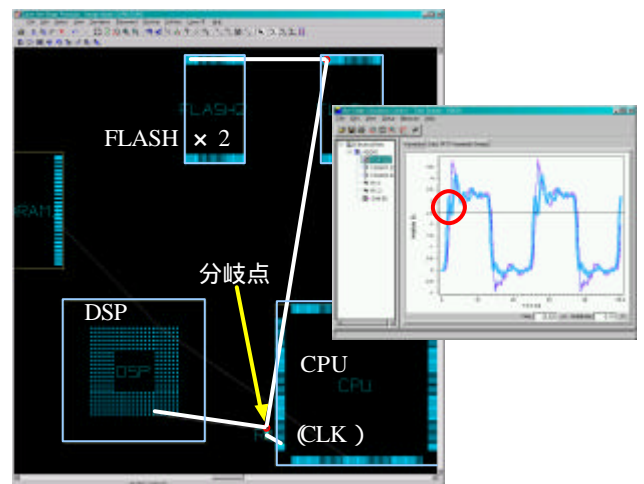
* NARTE (National Association of Radio and Telecommunications Engineers, Inc.)
米国におけるEMC技術者の資格認定試験制度。

IBISモデル作成サービス

伝送線路シミュレーションに必要なIBISモデルの作成。



シリーズ抵抗の違いによる
クロックの波形検討



分岐ポイントの違いによる
クロックの波形検討

お問い合わせ先
株式会社 図研
EDA事業部 デザイン・イノベーション推進部
TEL:045-942-7787 FAX:045-942-2579



Design Innovation (DI) : 一社一社、お客様に最も適した設計環境/プロセスの
革新を、お客様と一体になって実現していく設計手法・プロセス革新ソリューション。