

プロセッサモデルおよび SW開発ツールの自動生成ツールセット



MaxCore™ Developer Suiteは、GUIまたはCライクなLISA言語(インストラクションセットアーキテクチャ向け言語)のアーキテクチャ記述から高速かつ精度をもったプロセッサシミュレーションモデルおよびソフトウェア開発ツールを自動的に生成します。

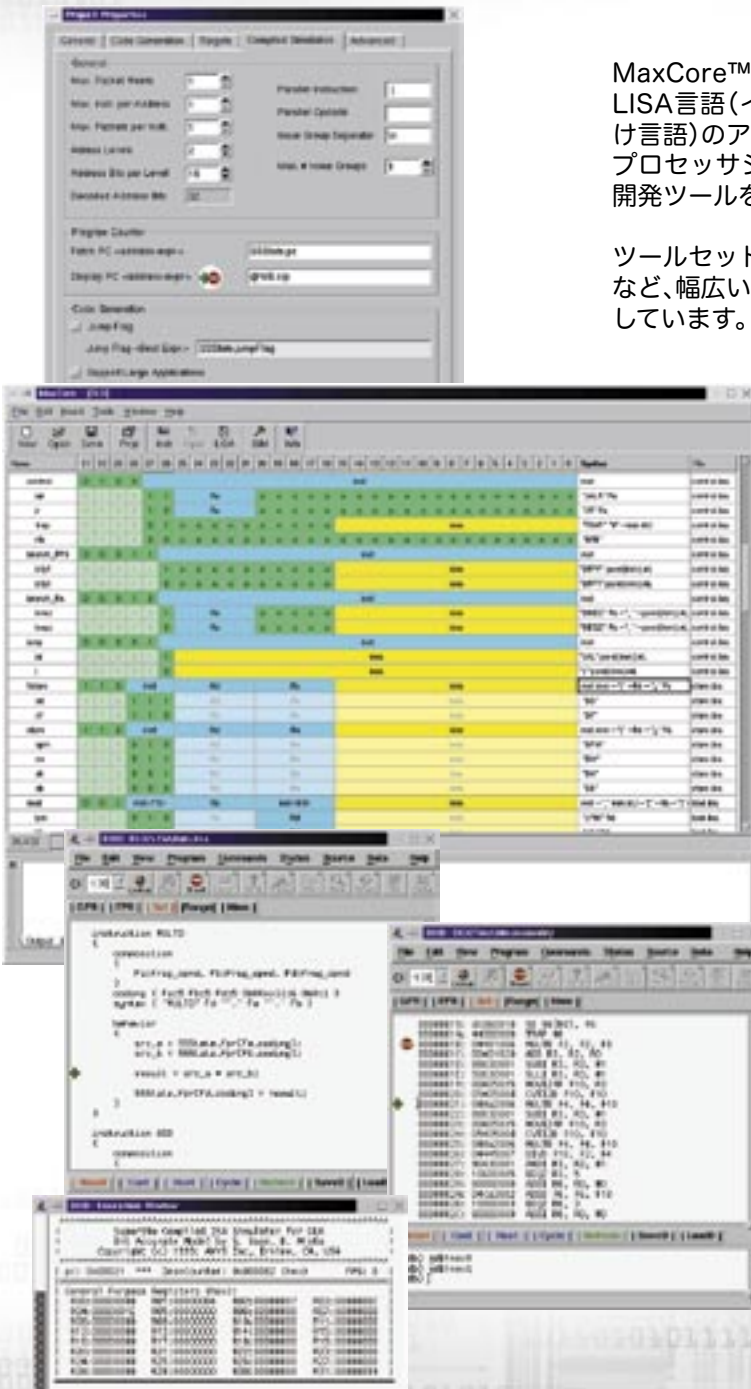
ツールセットは、DSP、RISC、SIMD、VLIW、Superscalarなど、幅広い範囲のプロセッサアーキテクチャをサポートしています。

逆アセンブラ、アセンブラ、さまざまなインテグレーションパッケージは、同じ記述から自動的に生成されます。

新しいMaxCore Designerでは、インストラクションセットのGUIやモデル生成プロセスの制御が簡単にできるようになりました。

できあがったツールおよびモデルは、主要なサードパーティツール(例:デバッガ)やAXYS Design社のMaxSim™、MaxLib™にシームレスに統合することができます。

MaxCore™により、プロセッサアーキテクチャおよびシミュレーションモデル開発者は、アーキテクチャ探索、プロセッサモデリング、ツール生成、IPパッケージ、リコンフィギュラブルコンピューティング向けの統一されたパワフルなソリューションを利用することができます。



Fast! Accurate! Integrated!



Fast! Accurate! Integrated!

重要な機能

MaxCore™ アーキテクチャ記述

- Cライクなハイレベルなプロセッサ記述言語LISA
- インストラクションアキュレート、サイクルアキュレート、フェーズアキュレートなどの、プロセッサモデリングが可能
- GUI化されたMaxCore Designerのモデル入力
- Verilog/VHDLまたはC/C++に比べ、生成・デバッグ・メンテナンスが容易
- オペレーション階層構造による、効果的でコンパクトな記述(RTLコードサイズの20%以下)
- 基本コンポーネントとしてのインストラクション/オペレーション付の動作適応
- サイクルベースタイミング記述向けプロセッサコントロール回路のラッチベース構成モデル
- 強力な表現力による、VLIW、SIMD、Superscalar および他の先端DSP、複数のパイプラインおよび複雑なディスパッチユニットを持つマイクロコントローラアーキテクチャのモデリングサポート

MaxCore™ ツールセット

- AXYS Design社所有のSuperSim™ テクノロジーによる高速かつ精度が高いシミュレーションモデルの自動生成
- ユーザの選択可能なCompiled、Just-in-time、Interpretiveのシミュレーションスケジューリング
- 代表的なシミュレーションスピード範囲(1GHzHost)インストラクションアキュレートモデル5 - 20 MCPS(100万サイクル/秒)、サイクルアキュレートモデル0.5 - 2.0 MCPS
- LISA記述のソースレベルデバッグおよびターゲットプロセッサのアセンブリレベルデバッグのサポート
- アセンブラ、逆アセンブラの自動生成
- トレース生成およびプロファイリングサポート
- システムシミュレーション、リコンフィギャラブルコンピューティング、HW/SW 協調検証環境への統合向けに、MaxSimシステムインターフェース(MxSI)およびMaxSimデバッグインターフェース(MxDI)の自動生成
- 同じ記述からの自動コンパイラリターゲットおよびプロセッサドキュメンテーションをサポートするAPI

サポートプラットフォーム

- Solaris 2.6、またはそれ以降
- Linux RedHat 7.1、またはそれ以降
- MaxCore生成モデルは、上記のプラットフォームおよびHP-UX、Windows/NT2000向けにコンパイルできます。

AXYS® is a registered trademark of AXYS Design Automation, Inc. SuperSim, MaxSim, MaxLib, MaxCore and the AXYS logo are trademarks of AXYS Design Automation, Inc. Other trademarks are the property of their respective owner. AXYS Design reserves the right to make changes to any products or services described herein at any time and without notice. Copyright ©2002, AXYS Design Automation, Inc. All rights reserved.

日本総販売代理店

 丸文株式会社

東京都中央区日本橋大伝馬町8-1 〒103-8577 デバイスカンパニー LSI技術本部 LSI技術部 TEL 03-3639-5301 FAX 03-3639-9927
E-mail: axysd@marubun.co.jp http://www.marubun.co.jp/eda/