

V850ファミリ対応低価格ICE

NEC製マイコンV850ファミリに対応する低価格インサーキットエミュレータです。

CPUインサーキットエミュレータの機能をフルサポートしています。

またFlashメモリ・プログラマを搭載していますのでデバッグが完了したその場でプログラムやデータをフラッシュ・メモリ内蔵マイコンに直接書込むことが可能です。

小型、高性能なSSX850は、開発現場での詳細なデバッグからフィールドでの調査まで幅広くユーザーニーズに応えます。



SSX850の特長

●デバッグ機能フルサポート

リアルタイム・エミュレーションをはじめハードウェアブレイクやリアルタイム・トレース、メモリ・エミュレーションといったICEとしての機能を全て搭載しています。

●リアルタイムトレース機能

32KBのトレースメモリを搭載、デバッグに必要な情報を得られます。

●大容量エミュレーションメモリ搭載

標準で2MBのエミュレーションメモリを搭載しており、内部ROM(1MB)と内部RAM(28KB)のエミュレーションも可能です。

●ダイナミック・メモリ・モディフィケーション(DMM)機能

プログラム実行中でもメモリ内容の表示や変更が可能です。

●フラッシュ・メモリ・プログラマ搭載

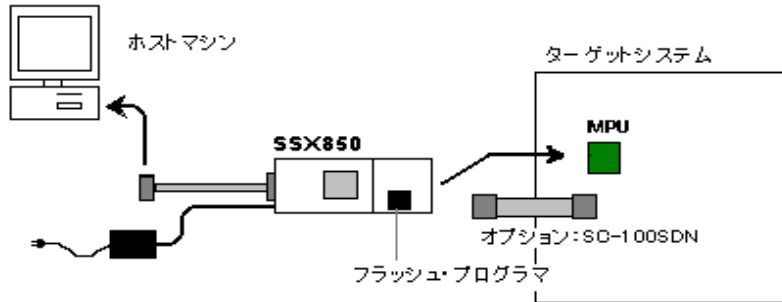
NEC製フラッシュ・メモリ内蔵マイコンへのアクセスが可能なプログラマを標準装備しています。本体のソケットに装着するか、オンボードに実装されたマイコンと接続してアクセス可能で、デバッグが完了したプログラムやデータをその場で書込むことができます。

●外部入出力端子

任意の信号の状態をトリガとして使用したり、トレースメモリに記憶させることが可能です。

●低価格、小型、軽量

システム構成



SSX850の仕様

SSX850		for V853A	for SA1	for SB1	for IA1	for MA1	
対象CPU(周波数)		V853A (33MHz)	V850/SA1(17MHz)	V850/SB1(20MHz)	V850E/IA1(50MHz)	V850E/MA1(50MHz)	
インタフェース		プリンタポート、USB *1					
コントロールソフトウェア		MULTI (GreenHills)					
エミュレーションメモリ		内部ROM:512KB、内部RAM:28KB、外部RAM:1MB			内部ROM:1MB、内部RAM:60KB、外部RAM:4MB		
端子マスク機能		RESET, WAIT, HLDRQ, NMI					
ブ レ ー ク 機 能	イベントブレーク	イベント数: 実行系		16	実行系		12
		メモリアクセス系		8	メモリアクセス系		8
		イベント条件: アドレス(実行/メモリ)、データ、外部入力			左記+PSW		
	シーケンシャル設定: 4レベル						
	ブレーク要因: イベント、強制、ソフトウェア、不正アクセス						
	強制ブレーク	可能					
	ソフトウェアブレーク	可能					
	ガードエリアアクセスブレーク	可能					
リアルタイム・トレース機能		フレーム数: 32K					
		トレース要因: アドレス(実行/メモリ)、データ、PSW、外部入力、ステータス、タイムスタンプ					
		トリガ: ブレーク、イベント、ディレイ(0-32K)、クオリファイ					
データ操作機能		メモリ、I/O、レジスタ操作					
そ の 他	カウンタ	32bit x 1, 16bit x 2			32bit x 3		
	リアルタイムRAMモニタ	1KB x 1 (内部I/Oは設定不可)					
	時間測定	128sec(30ns) ~ 68min(0.9 μs)			64sec(20ns) ~ 34min(0.45 μs)		
電源電圧		3 ~ 5 V			5V	3.3V	

*1 開発中。詳しくはお問合せください。

●本カタログに記載された仕様・デザイン等は予告無しに変更することがあります。 ●本カタログにおける製品名糖の固有名称は、各メーカーの商標または、登録商標です。

ザックス部 営業グループ 株式会社ライトウェル

西東京事業所: 〒167-0051 東京都杉並区荻窪 5-20-12
TEL.03-3392-3331 FAX.03-3393-3878

E-mail : ZAXSales@lightwell.co.jp

URL : <http://www.lightwell.co.jp/zax/>